

ΠΕΡΙΓΡΑΜΜΑ ΜΑΘΗΜΑΤΟΣ

1 ΓΕΝΙΚΑ

ΣΧΟΛΗ	ΜΗΧΑΝΙΚΩΝ		
ΤΜΗΜΑ	ΗΛΕΚΤΡΟΛΟΓΩΝ & ΗΛΕΚΤΡΟΝΙΚΩΝ ΜΗΧΑΝΙΚΩΝ		
ΕΠΙΠΕΔΟ ΣΠΟΥΔΩΝ	Προπτυχιακό		
ΚΩΔΙΚΟΣ ΜΑΘΗΜΑΤΟΣ	ΕΕΕ.3.4	ΕΞΑΜΗΝΟ ΣΠΟΥΔΩΝ	3ο
ΤΙΤΛΟΣ ΜΑΘΗΜΑΤΟΣ	ΣΧΕΔΙΑΣΗ ΨΗΦΙΑΚΩΝ ΣΥΣΤΗΜΑΤΩΝ		
ΑΥΤΟΤΕΛΕΙΣ ΔΙΔΑΚΤΙΚΕΣ ΔΡΑΣΤΗΡΙΟΤΗΤΕΣ <i>σε περίπτωση που οι πιστωτικές μονάδες απονέμονται σε διακριτά μέρη του μαθήματος π.χ. Διαλέξεις, Εργαστηριακές Ασκήσεις κ.λπ. Αν οι πιστωτικές μονάδες απονέμονται ενιαία για το σύνολο του μαθήματος αναγράψτε τις εβδομαδιαίες ώρες διδασκαλίας και το σύνολο των πιστωτικών μονάδων</i>	ΕΒΔΟΜΑΔΙΑΙΕΣ ΩΡΕΣ ΔΙΔΑΣΚΑΛΙΑΣ	ΠΙΣΤΩΤΙΚΕΣ ΜΟΝΑΔΕΣ	
Διαλέξεις	4	6	
Εργαστηριακές Ασκήσεις	1		
Σύνολο	5		
ΤΥΠΟΣ ΜΑΘΗΜΑΤΟΣ <i>Υποβάθρου, Γενικών Γνώσεων, Επιστημονικής Περιοχής, Ανάπτυξης Δεξιοτήτων</i>	Μάθημα Ειδικού Υποβάθρου		
ΠΡΟΑΠΑΙΤΟΥΜΕΝΑ ΜΑΘΗΜΑΤΑ:			
ΓΛΩΣΣΑ ΔΙΔΑΣΚΑΛΙΑΣ και ΕΞΕΤΑΣΕΩΝ:	Ελληνική		
ΤΟ ΜΑΘΗΜΑ ΠΡΟΣΦΕΡΕΤΑΙ ΣΕ ΦΟΙΤΗΤΕΣ ERASMUS	ΝΑΙ (στην Αγγλική)		
ΗΛΕΚΤΡΟΝΙΚΗ ΣΕΛΙΔΑ ΜΑΘΗΜΑΤΟΣ (URL)	http://www.eee.uniwa.gr/el/spoudes/pps/ps		

2 ΜΑΘΗΣΙΑΚΑ ΑΠΟΤΕΛΕΣΜΑΤΑ

Μαθησιακά Αποτελέσματα
<p>Περιγράφονται τα μαθησιακά αποτελέσματα του μαθήματος οι συγκεκριμένες γνώσεις, δεξιότητες και ικανότητες καταλλήλου επιπέδου που θα αποκτήσουν οι φοιτητές μετά την επιτυχή ολοκλήρωση του μαθήματος.</p> <p>Συμβουλευτείτε το Παράρτημα Α</p> <ul style="list-style-type: none"> • Περιγραφή του Επιπέδου των Μαθησιακών Αποτελεσμάτων για κάθε ένα κύκλο σπουδών σύμφωνα με Πλαίσιο Προσόντων του Ευρωπαϊκού Χώρου Ανώτατης Εκπαίδευσης • Περιγραφικοί Δείκτες Επιπέδων 6, 7 & 8 του Ευρωπαϊκού Πλαισίου Προσόντων Διά Βίου Μάθησης και Παράρτημα Β • Περιληπτικός Οδηγός συγγραφής Μαθησιακών Αποτελεσμάτων
<p>Το μάθημα Σχεδίαση Ψηφιακών Συστημάτων βασίζεται στα βασικά στοιχεία της σχεδίασης λογικών κυκλωμάτων που προσφέρονται στο προαπαιτούμενο μάθημα Σχεδίαση Λογικών Κυκλωμάτων και έχει ως κύριους στόχους:</p> <ul style="list-style-type: none"> • την εμπέδωση των μεθόδων σχεδίασης συνδυαστικών και ακολουθιακών ψηφιακών συστημάτων • τη χρήση της γλώσσας περιγραφής υλικού VHDL για την μοντελοποίηση και την εξομοίωσή τους • την υλοποίηση ψηφιακών συστημάτων σε προγραμματιζόμενες λογικές διατάξεις (CPLDs και FPGAs) • τη μελέτη και την κατανόηση των χαρακτηριστικών των διαφορετικών τύπων μνήμης, οι οποίες χρησιμοποιούνται στα υπολογιστικά συστήματα • την απόκτηση εμπειρίας στον πλήρη κύκλο της διαδικασίας σχεδιασμού, εξομοίωσης και υλοποίησης ψηφιακών συστημάτων με χρήση σύγχρονων εργαλείων σε υπολογιστή μέσω εργαστηριακών ασκήσεων. <p>Με την επιτυχή ολοκλήρωση του μαθήματος ο φοιτητής / τρια θα είναι σε θέση να:</p> <ul style="list-style-type: none"> • κατανοεί τον τρόπο λειτουργίας των ψηφιακών συστημάτων • αναλύει και συνθέτει ψηφιακά κυκλώματα για μεγάλο εύρος εφαρμογών.

- προτείνει και κατασκευάζει συστήματα υλικού για ψηφιακές εφαρμογές
- σχεδιάζει, εξομοιώνει και υλοποιεί συνδυαστικά και ακολουθιακά κυκλώματα με χρήση των κατάλληλων εργαλείων λογισμικού.
- κατανοεί τις προδιαγραφές των προγραμματιζόμενων διατάξεων πυλών (CPLDs FPGAs) και επιλέγει το απαιτούμενο υλικό για την υλοποίηση ψηφιακών συστημάτων.

Γενικές Ικανότητες

Λαμβάνοντας υπόψη τις γενικές ικανότητες που πρέπει να έχει αποκτήσει ο πτυχιούχος (όπως αυτές αναγράφονται στο Παράρτημα Διπλώματος και παρατίθενται ακολούθως) σε ποια / ποιες από αυτές αποσκοπεί το μάθημα;

Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών

Προσαρμογή σε νέες καταστάσεις

Λήψη αποφάσεων

Αυτόνομη εργασία

Ομαδική εργασία

Εργασία σε διεθνές περιβάλλον

Εργασία σε διεπιστημονικό περιβάλλον

Παράγωγή νέων ερευνητικών ιδεών

Σχεδιασμός και διαχείριση έργων

Σεβασμός στη διαφορετικότητα και στην πολυπολιτισμικότητα

Σεβασμός στο φυσικό περιβάλλον

Επίδειξη κοινωνικής, επαγγελματικής και ηθικής υπευθυνότητας

και ευαισθησίας σε θέματα φύλου

Άσκηση κριτικής και αυτοκριτικής

Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης

- Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών
- Αυτόνομη Εργασία
- Ομαδική Εργασία
- Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης

3 ΠΕΡΙΕΧΟΜΕΝΟ ΜΑΘΗΜΑΤΟΣ

Στα πλαίσια του μαθήματος Σχεδίαση Ψηφιακών Συστημάτων γίνεται χρήση της γλώσσας περιγραφής υλικού (hardware description language) VHDL για την περιγραφή απλών λογικών κυκλωμάτων και πολυπλοκότερων ψηφιακών συστημάτων. Συγκεκριμένα περιλαμβάνονται τα παρακάτω:

1. Εισαγωγή
 - i. Γλώσσες περιγραφής υλικού (hardware description languages)
 - ii. Σύνθεση λογικών κυκλωμάτων
 - iii. Προγραμματιζόμενη λογική (FPGA)
2. Η γλώσσα VHDL
 - i. Περιγραφή συμπεριφοράς (behavioral description)
 - ii. Περιγραφή δομής (structural description)
3. Δομικά στοιχεία συνδυαστικών και ακολουθιακών κυκλωμάτων (Πύλες, δυαδικές συναρτήσεις, πολυπλέκτες, καταχωρητές, απαριθμητές κ.λ.π.)
4. Αριθμητικές μονάδες (Σειριακός & Παράλληλος Αθροιστής /Αφαιρέτης, Πολλαπλασιαστής)
5. Δομές μνήμης (RAM, ROM, EPROM).
6. Σχεδίαση σύγχρονων ακολουθιακών κυκλωμάτων.
7. Τεχνολογίες υλοποίησης ψηφιακών συστημάτων

4 ΔΙΔΑΚΤΙΚΕΣ και ΜΑΘΗΣΙΑΚΕΣ ΜΕΘΟΔΟΙ - ΑΞΙΟΛΟΓΗΣΗ

ΤΡΟΠΟΣ ΠΑΡΑΔΟΣΗΣ Πρόσωπο με πρόσωπο, Εξ αποστάσεως εκπαίδευση κ.λπ.	Στην τάξη	
ΧΡΗΣΗ ΤΕΧΝΟΛΟΓΙΩΝ ΠΛΗΡΟΦΟΡΙΑΣ ΚΑΙ ΕΠΙΚΟΙΝΩΝΙΩΝ Χρήση Τ.Π.Ε. στη Διδασκαλία, στην Εργαστηριακή Εκπαίδευση, στην Επικοινωνία με τους φοιτητές	<ul style="list-style-type: none"> • Χρήση διαφανειών και διαδραστικού πίνακα. • Εξειδικευμένο λογισμικό για τη σχεδίαση ψηφιακών συστημάτων. • Ιστοσελίδα μαθήματος. • Χρήση e-mail για επικοινωνία με φοιτητές. 	
ΟΡΓΑΝΩΣΗ ΔΙΔΑΣΚΑΛΙΑΣ Περιγράφονται αναλυτικά ο τρόπος και μέθοδοι διδασκαλίας. Διαλέξεις, Σεμινάρια, Εργαστηριακή Άσκηση, Άσκηση Πεδίου, Μελέτη & ανάλυση βιβλιογραφίας, Φροντιστήριο, Πρακτική (Τοποθέτηση), Κλινική Άσκηση, Καλλιτεχνικό	Δραστηριότητα	Φόρτος Εργασίας Εξαμήνου
	Διαλέξεις	52
	Μελέτη υλικού διαλέξεων	52
	Προβλήματα Σχεδίασης	26

<p>Εργαστήριο, Διαδραστική διδασκαλία, Εκπαιδευτικές επισκέψεις, Εκπόνηση μελέτης (project), Συγγραφή εργασίας / εργασιών, Καλλιτεχνική δημιουργία, κ.λπ.</p> <p>Αναγράφονται οι ώρες μελέτης του φοιτητή για κάθε μαθησιακή δραστηριότητα καθώς και οι ώρες μη καθοδηγούμενης μελέτης ώστε ο συνολικός φόρτος εργασίας σε επίπεδο εξαμήνου να αντιστοιχεί στα standards του ECTS</p>	Ψηφιακών Συστημάτων	
	Εργαστηριακές ασκήσεις	13
	Συγγραφή αναφοράς για τις εργαστηριακές ασκήσεις	13
	Προετοιμασία για τις εξετάσεις	24
	Σύνολο Μαθήματος	180
<p>ΑΞΙΟΛΟΓΗΣΗ ΦΟΙΤΗΤΩΝ Περιγραφή της διαδικασίας αξιολόγησης</p> <p>Γλώσσα Αξιολόγησης, Μέθοδοι αξιολόγησης, Διαμορφωτική ή Συμπερασματική, Δοκιμασία Πολλαπλής Επιλογής, Ερωτήσεις Σύντομης Απάντησης, Ερωτήσεις Ανάπτυξης Δοκιμών, Επίλυση Προβλημάτων, Γραπτή Εργασία, Έκθεση / Αναφορά, Προφορική Εξέταση, Δημόσια Παρουσίαση, Εργαστηριακή Εργασία, Κλινική Εξέταση Ασθενούς, Καλλιτεχνική Ερμηνεία, Άλλη / Άλλες</p> <p>Αναφέρονται ρητά προσδιορισμένα κριτήρια αξιολόγησης και εάν και που είναι προσβάσιμα από τους φοιτητές.</p>	<p>I. Γραπτή τελική εξέταση επί του θεωρητικού μέρους του μαθήματος που περιλαμβάνει επίλυση ασκήσεων και προβλημάτων διαβαθμισμένης δυσκολίας. Σε κάθε ερώτημα αναφέρονται οι μονάδες που αξιολογείται. Η εξεταστέα ύλη του μαθήματος ανακοινώνεται στην αρχή του εξαμήνου στην ιστοσελίδα του μαθήματος και οι φοιτητές μπορούν να έχουν κατά τη διάρκεια της εξέτασης οποιοδήποτε σχετικό βιβλίο.</p> <p>II. Αξιολόγηση επί του εργαστηριακού μέρους του μαθήματος:</p> <ul style="list-style-type: none"> - Γραπτή ή/και προφορική αξιολόγηση κατά τη διάρκεια εκτέλεσης της κάθε εργαστηριακής άσκησης (20%) - Ενδιάμεση εξέταση στο μέσο του εξαμήνου (20%) - Τελική εξέταση στο τέλος του εξαμήνου (60%) Ο τελικός βαθμός του μαθήματος υπολογίζεται ως $0,7x\Theta + 0,3x\Xi$ 	

5 ΣΥΝΙΣΤΩΜΕΝΗ-ΒΙΒΛΙΟΓΡΑΦΙΑ

1. BROWN, ST.,VRANESIC, Z., Σχεδίαση Ψηφιακών Συστημάτων με τη γλώσσα VHDL, 3η έκδ., Εκδόσεις Τζιόλα, Θεσ/νίκη, 2012.
2. V.A. Pedroni, Σχεδιασμός Κυκλωμάτων με τη VHDL, Εκδόσεις Κλειδάριθμος.
3. P.J. ASHENDEN, Ψηφιακή Σχεδίαση, Ενσωματωμένα συστήματα με VHDL, 1η εκδ., Εκδόσεις Νέων Τεχνολογιών, Αθήνα 2010.
4. MORRIS MANO, M., and KIME, C.R., Logic and Computer Design Fundamentals, Pearson Education, 4/e, 2008.
5. MORRIS MANO, M., CILETTI, M., Ψηφιακή Σχεδίαση, 4η - 5η εκδ. Εκδόσεις Παπασωτηρίου, Αθήνα, 2010 - 2013.
6. GAJSKI D.D., Principles of Digital Design, Prentice Hall; 1/e, 1996.
7. ΠΟΓΑΡΙΔΗΣ, Δ., Ψηφιακή Σχεδίαση με τη Γλώσσα VHDL Αρχές και Πρακτικές, Β. Γκιούρδας Εκδοτική, Αθήνα.
8. S. SJOHOLM and L. LINDH, VHDL for Designers, 1 ed., Prentice Hall Europe, 1997.
9. Σημειώσεις Διδάσκοντος και Φυλλάδιο Εργαστηριακών Ασκήσεων